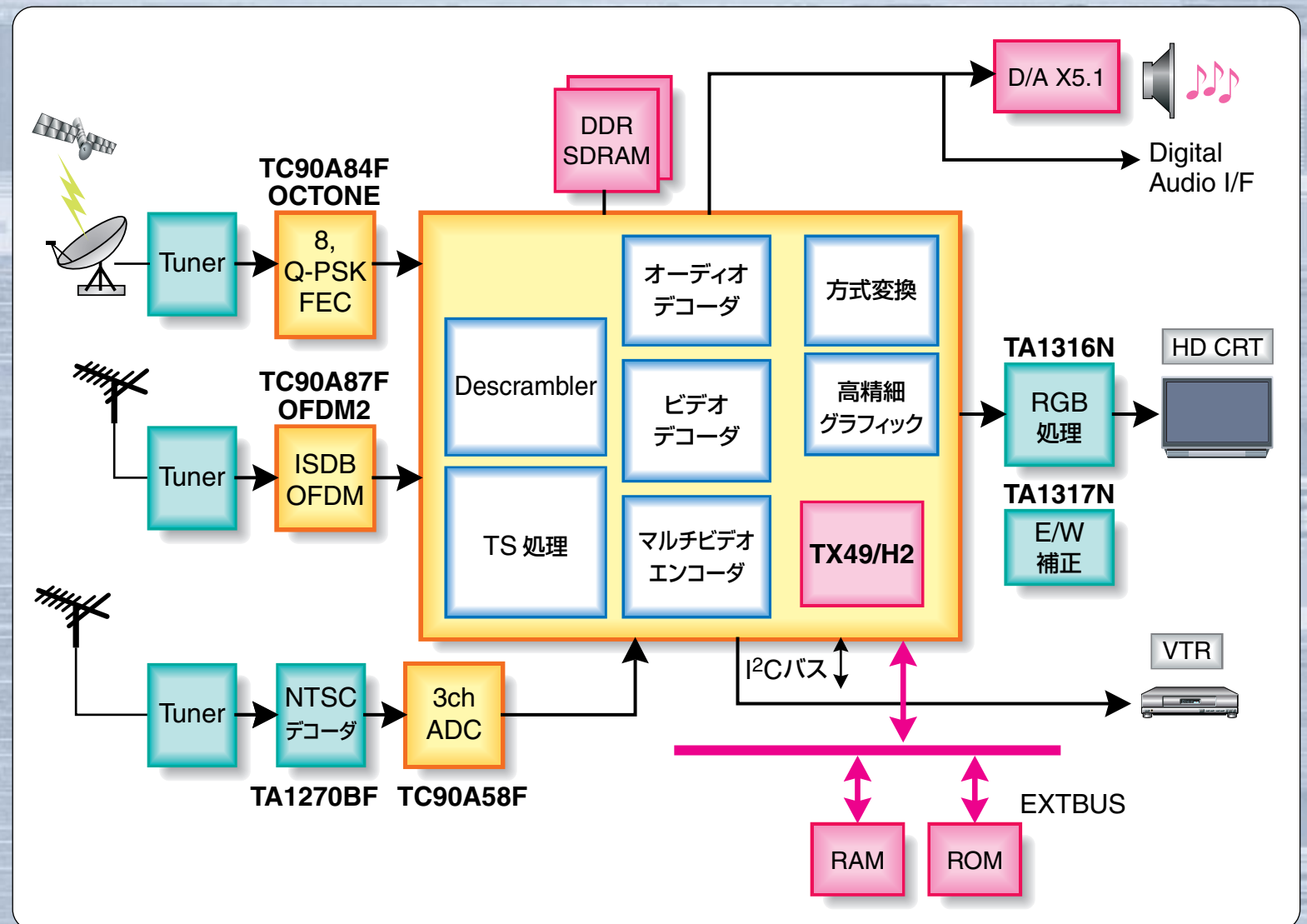


デジタルTVシステム

Digital Television System

次世代デジタルTVシステム用LSIの提供

- Memory内蔵の1ChipOFDMの提供
- デコーダLSIは3Chipソリューションから、1Chipソリューションへ
- 数種類のデスクランブラ方式内蔵デコーダの提供
- RISCコアCPU内蔵



TOSHIBA