

DRAMコア混載技術

Embedded DRAM Core Technology

システム・レベル・インテグレーションに欠かせないDRAMコア技術

■ DRAM コアの特長

- 大規模・大容量メモリコア
- 圧倒的に広いバンド幅の多ビットバスによる高転送レート
- 低消費電力
- SD (Synchronous DRAM)/FA (Fast Access) の2タイプを提供
- テスト回路、リダンダンシー回路内蔵
- DRAMマクロジェネレータによるコアセルの発生

